(54) MEASURING METHOD FOR LENGTH BY CHARGED PARTICLE BEAM AND MEASURING APPARATUS THEREFOR

(11) 63-308510 (A) (43) 1

(43) 15.12.1988 (19) JP

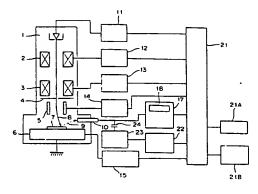
(21) Appl. No. 62-143212 (22) 10.6.1987

(71) NIPPON TELEGR & TELEPH CORP < NTT > (72) AKIRA KIKUCHI(1)

(51) Int. Cl⁴. G01B15/00,H01J37/04,H01J37/248

PURPOSE: To enable the highly precise measurement of a length, by using an acceleration voltage minimizing either one of the amount of secondary electron noise from the surface of a pattern and 100% retrieval in order to measure the shape or dimensions of the surface of the pattern.

CONSTITUTION: The condition of emission of an electron beam 8, the condition of calculation of a signal-pattern width, etc. are transmitted from a computer 21 to a DC voltage source 11, direct-current sources 12, 13, a scanning circuit 14, a stage control circuit 15, a pattern width calculating circuit 17 and a minimum value extracting circuit 22. With an acceleration voltage varied thereby, a specified area of the surface of a sample 7 is scanned by the beam 8. Along with this scanning, secondary electrons 9 emitted from the specified area of the sample 7 are collected by a secondary electron detector 10, and a squared mean value of the AC noise component of the secondary electrons (secondary electron noise) is measured by a noise meter 23 through the intermediary of a capacitor 24. When the secondary electron noise is measured with the acceleration voltage varied while a beam current is unvaried, an acceleration voltage dependency characteristic being proportional to the 100% retrieval rate inherent in the material of an pattern is obtained. Accordingly, the maximum precision of measurement is obtained by measuring a length by using the acceleration voltage minimizing this retrieval rate.



6: stage, 21A: printer, 21B: memory unit

(54) MEASURING APPARATUS OF DISPLACEMENT

(11) 63-308511 (A)

(43) 15.12.1988 (19) JP

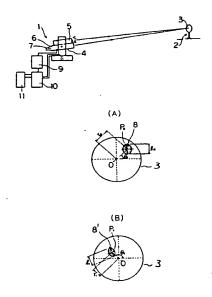
(21) Appl. No. 62-145874 (22) 10.6.1987

(71) NISHIDA MARINE BOILER CO LTD (72) ITARU IMAMURA

(51) Int. Cl⁴. G01C15/00,G01B11/00

PURPOSE: To shorten a time for adjustment on the occasion of resetting of a transit TS, by providing a true round reflector fitted to a substance to be measured and a memory element storing the position of the center of a reflection image before shifting and the turning angle and others of TS at that time.

CONSTITUTION: A substance HT2 fitted with a true round reflector 3 is set, and a transit TS1 is installed at a place being apart from HT2 and is directed toward the reflector 3. Then, adjustment is made so that the reflector 3 be found within the visual of TS1, and the position P_0 of the center of a reflector image 8 before shifting, the length l_0 or l_1 of the major axis of the reflector image 8 or 8' being formed in a true round or elliptic shape, and the turning angle, angle of depression or elevation and focal position of TS at that time, are stored in a memory element 10. After TS is so directed as to be in the stored 10 state after a prescribed period passes, the position P_1 of the center of the reflector image 8' after shifting and the length of l_0 , l_1 of the major axis of the reflector image 8, 8' being formed in the true round or elliptic shape are measured and stored 10. The data on the reflector image 8, 8' before and after shifting, which is detected by a photodetecting element 6 in the same direction with that of TS and recognized by an image processing element 9, are compared with each other, and a distance of shifting of HT2 is computed by an arithmetic element 11. Thereby the state of shifting thereof can be measured.



BEST AVAILABLE COPY

⑩ 日本国特許庁(JP)

⑪特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭63-308510

@Int_Cl_4

識別記号

庁内整理番号

匈公開 昭和63年(1988)12月15日

15/00 37/04 37/248 G 01 B H 01 J

B-8304-2F A-7013-5C B-7013-5C

審査請求 未請求 発明の数 3 (全8頁)

図発明の名称

荷電ビーム測長法および測長装置

即特 顧 昭62-143212

经出 願 昭62(1987)6月10日

79発明者 菊. 批

神奈川県厚木市森の里若宮3番1号 日本電信電話株式会

社厚木電気通信研究所内

勿発 明者 原 田 朥 征

神奈川県厚木市森の里若宮3番1号 日本電信電話株式会

社厚木電気通信研究所内

包出 人 日本電信電話株式会社 願

東京都千代田区内幸町1丁目1番6号

倒代 理 人 弁理士 谷 義一

咡

1.発明の名称

荷電ビーム側長法および側長装置

- 2.特許請求の範囲
- 1) 荷電ビームのビーム電流を一定にしてバタン **表面を照射し、該バタン表面からの二次電子雑** 音量および全収率のいずれか一方が最小になる 加速電圧で該バタン表面の形状寸法を測定する ことを特徴とする荷徴ピーム測長法。
- 2) 荷電ビームを加速・収束および偏向する手段 ٤.

該荷電ビームのビーム電流を一定にして加速 電圧を変化させる手段と、

試料表面からの二次電子を収集する手段

前記試料表面からの二次電子波形で試料表面 の形状寸法を算出する手段と、

前記試料表面からの二次電子雑音量を測定す る手段と、

一定範囲で変化する一変数の関数の最小値を 算出する手段とを備えたことを特徴とする荷電 ピーム装置。

1) 荷電ビームを加速・収束および偏向する手段

装荷電ビームのビーム電流を一定にして加速 電圧を変化させる手段と、

試料表面からの二次電子を収集する手段 '

前記試料表面からの二次電子波形で試料表面 の形状寸法を算出する手段と、

吸収電流を測定する手段と、

一定範囲で変化する一変数の関数の最小値を 算出する手段とを備えたことを特徴とする荷電 ピーム装置。

3. 発明の詳細な説明

【産業上の利用分野】

米発明は、LSI 製造時のバタン検査等に用いられる荷電ビーム 御長法 および測長装置に関する。

[従来の技術]

走査型電子凱微鏡(以下SEM という)に代表される荷電ビーム装置は非接触かつ高分解能の表面観察手段として幅広く用いられるようになってきた。このような荷電ビーム装置の大きな適用分野としてLSI 製造時のパタン検査手段であるパタン幅測定装置が考えられる。

LSI は主として、論理動作等を可る能動素子部と、LSI としての機能を実現させるためにこれらを有機的に結合する電極配線部とで構成され、各層がウェハ単位の一括処理で形成される積層構造になっている。すなわち、LSI は上記各層を形成する複数の工程を繰り返して関道される。従って、LSI 製造完了時に目標とする電気的特性と歩留りを確保するにはバタン形成工程(レジストの

端光・現像、エッチング等)完了毎にパタン検流を行うことが不可欠である。このようなLSIのパタン検査では、試料にダメージを与えずに高精度な表面観察ができることが要求されるため、従来の光学顕微鏡の代わりに専らSEM が用いられるようになってきた。

第7図はSEMを用いたバタン幅測定(以下のという) 装匠の一般的構成を示す。 同図にはおけるの一般的構成を示す。 同図にはおけるという) 装匠の一般的構成を示す。 同図には子がした。 2はコンデンサートをいう)、 4はアバイス等のの放射で表している。 5は電子がは一番では、 10はにより、 10はにより、 10はにより、 10はにより、 10はにより、 11は電子が、 11はことにより、 11は電子のは、 11はことにより、 11は電子のは、 11はことにより、 11は電子のは、 11はは 11を介して、 11は電子のは、 11を介して、 11を1により、 11を1により、 11を1により、 11を1により、 11を1により、 11を1により、 11を1により、 11を1により、 11を1には 11を1により、 11を1には 11を1により、 11を1には 11を1により、 11を1には 11を1により、 11を1には 11を1により、 11を1には 11を1には 11を1には 11を1には 11を1により、 11を1には 11を1には 11を1には 11を1には 11を1には 11を1には 11を1により、 11を1には 11を1に

3

ム8の加速電圧を設定し、直流電流源12と13を介しコンデンサレンズ2 および対物レンズ3 の助理を調整して電子ビーム8のビーム電流値の設定と 想点合わせをおこない、走査回路14とステージ制御回路15を介して電子ビーム8の照射位置と走査条件(方向、幅、速度)を設定する。17はバタン幅算出回路、18はバタン幅算出回路に設けられたCRT 等の表示器、19はバタン幅算出回路の制御装置(日本学術振り会荷電粒子ビームの工業への応用第132 委員会、第85回研究会資料、p1、1983年参照)である。

以下、第7図を用いて従来のバタン側長の手順を説明する。コンソール18の操作により電子ピーム8で試料7の表面すなわちLSI デバイス表面の同一バタンを繰り返し走査させ、これによって放出される二次電子9を二次電子検出器10を介して、バタン幅算出回路17でバタンの形状に対応して変化しかつ加算平均化された二次電子波形を密稿する。バタンの線幅は二次電子波形でバタンの

SEM 像をCRT18 上に表示し、バタンのエッジにカーソルを合わせて、カーソル間の距離をバタン幅 算出回路17で算出するか、あるいは関値を指定 し、それと二次電子波形の立ち上がり部分との交 点および立ち下がり部分との交点を結ぶ線分をバ タンの線幅として、これをバタン幅算出回路17で 第出する(以下ライン・プロファイル法とい

[発明が解決しようとする問題点]

LSIのバタン寸法を測定する測長装置では微細なデータを大量に収集する必要があるため、高速かつ高精度であることが要求される。このためには単にシステム構成のみならず測定条件についても上記の観点から最適化をはかることをがいまる。測定条件には®荷電ビームの照射条件、のででは、では下の平滑化条件、のがはのとのが重要であるが、測定精度の点からは®とのが重要である。®については、上述等が知られており、での測定精度への効果については、実験的に確認

ている。これに対し回について、とりわけ測定対象となるパタン材質への依存性が大きいと考えられる加速電圧条件については、パタン材質に応じて経験的に選定されているのが現状であり、測定精度との定量的な関係は殆ど明らかにされていなかった。このため、測定者の熟練度や測定対象のパタン材質に依存して測定精度がばらつき、LSI製造時のパタン寸法管理の信頼度の点で問題があった。

木発明は従来のこのような欠点を解消し、測定 精度の高い測長法および測定装置を提供すること を目的とする。

[問題点を解決するための手段]

かかる目的を達成するために、本発明の測長法は荷電ビームのビーム電流を一定にしてバタン数面を照射し、バタン表面からの二次電子雑音量および全収率のいずれか一方が最小になる加速電圧で該バタン表面の形状寸法を測定することを特徴とする。

本発明の測定装置は荷電ビームを加速・収束お

用したものである。

ì

__)

本発明によれば、二次電子維音量または金収率が最小となる加速電圧で荷電ビームを試料表面に照射して測長を行うので、加算平均化回数を少くして、スループットを高め、しかも再現性よく、高精度なパタン幅測定ができるため、LSI デバイス製造における歩留りと能率の向上に寄与できる。

[实施例]

以下に図面を参照して木発明の変施例を説明する。

第1図は本発明の測長装型の一実施例のブロック図である。図中第7図の従来例と同一部分は同一参照番号を付して説明を省略する。21は計算機で直流電圧源11を制御して電子ビームの加速電圧を変化させ、さらに直流電流線12と直流電流線13を制御して電子ビームのビーム電流を一定にする。22はバタン材質固有の二次電子雑音の加速電圧依存性から二次電子雑音の吸小値とこれに対応する加速電圧を抽出する最小値抽出回路、23は二

9

よび偏向する手段と、荷電ビームのビーム電流を一定にして加速電圧を変化させる手段と、試料表面からの二次電子を収集する手段と、試料表面からの二次電子被形で試料表面の形状寸法を抑出する手段と、試料表面からの二次電子雑音量を測定する手段と、一定範囲で変化する一変数の関数の扱小値を算出する手段とを構たことを特徴とする

また本発明の測定装置は荷電ビームを加速・収取および偏向する手段と、荷電ビームのビーム電流を一定にして加速電圧を変化させる手段と、試料表面からの二次電子を収集する手段と、試料表面からの二次電子で試料表面の形状寸法を算出する手段と、吸収電流を測定する手段と、一定範囲で変化する一変数の関数の最小値を算出する手段とを備えたことを特徴とする。

[作用]

木発明は測定精度が二次電子雑音量に影響され、二次電子雑音量が少ないと、二次電子を用いたパターンのエッジ検出精度が向上することを利

次電子難音量を測定する難音計で、その入力はコンデンサ 24を介し二次電子検出器 10の出力と交流結合している。計算機 21は直流電圧額 11、直流電流 12と 13の他、走査回路 14、ステージ制 御回路 15、バタン 幅 第出回路 17 および 最小値 抽出 回路 22と接続し、これらを一元的に制御するため制御信号・データの送受とデータの加工・蓄積等の処理を有機的に実行する。

次に削長の結びとこ次電子雑音性との関係について説明する。測定精度を、 続返して (表) を (表) を

計算機21から直流 選圧源11、直流電流源12 と13、走査回路14、ステージ制御回路15、パタン 幅算出回路17および最小値排出回路22へ電子ピーム8の照射条件信号・パタン幅算出条件等を送信 し、加速電圧Vpを変化させて、電子ビーム8で試料7の表面の特定領域を走査する。これと並行し

1 1

ビーム電流Ipを一定にしたまま加速電圧Vpを変化させて、二次電子報音量の二乗平均値 n²を測定すれば、バタン材質固有の全収率 p (Vp)に比例した加速電圧依存特性が得られる。

先にピーム電流を一定にしたまま加速電圧を変化させて二次電子報音量の二乗平均値を測定すれば、パタン材質固有の全収率に比例した加速電圧依存性が得られると述べた。

第3図にバタン材質がM。の場合の、第4図にバタン材質がSiO2の場合の二次電子維音量の二乗平均値と全収率の加速電圧依存特性を示す。両図において曲線32と34は二次電子雑音量の二乗平均値の加速電圧依存特性の実測例である。第2図に示した結果と第3図および第4図の結果から、バタン材質がM。ではVp=2.5kVの時、SiO2ではVp=1kVの時に測定精度のが最小になることがわかる。第1図の最小値抽出回路22は第3図の曲線34と第4図の曲線34のようにバタン材質によって異なる正成で子雑音量の加速電圧依存特性から、測定精度の加速電圧依存特性から、測定精度の加速電圧依存特性から、測定精度の加速電圧依存特性から、測定

て、試料の特定領域から放出される二次電子9を二次電子検出器10で収集し、二次電子の交流雑音成分の二乗平均値n²(以下nを二次電子雑音という)をコンデンサ24を介して雑音計23で測定する。

二次世子の交流理音はホワイト・ノイズであるから、その二乗平均値 n 2 は次式で与えられる { 雑音解析、宮脇一男、p35 、朝倉書店(1867)]。

$$n^2 = 2 \cdot e \cdot ig \cdot \Delta \theta \tag{1}$$

ここで、eは電子の電荷、1gは二次電子検出器10で収集される信号電流、 Δ B は二次電子検出器10、コンデンサ24および雑音計23で構成される検出系の帯域幅である。信号電流1gは第1図の試料7の特定領域からの二次電子低に比例するから

$$n^2 = K \cdot \rho (\forall p) \cdot Ip \qquad (2)$$

ここで、 K は試料 7 の表面材質に依存しない定数、 ρ (Vp) は電子ビーム 8 を加速電圧 Vp で照射した時の試料 7 の全収率である。全収率 ρ は試料の二次電子放出比 δ と後方散乱係数 n の和であり、

1 2

・ 最小になる加速電圧を抽出するものであり、通常の微算回路で構成できる。

第 5 図に本発明の測長装置の他の実施例を示す。第 5 図において、1~22は第 1 図と同じものを示す。25は電子ビームで試料7を照射した時、アースから試料へ流れる吸収電流を測定する電流21である。

本変施例は(2) 式から分かるように、二次電子 知音量の二乗平均値 n 2 がパタン材質固有の全収 率 p (Vp)に比例することに着目したものである。 すなわち、全収率 p (Vp)の加速電圧依存特性か 6、全収率 p (Vp)の最小値に対応する加速電圧を 抽出すれば先に述べた理由により、測定精度 σ を 最小にできる。全収率 p (Vp)は試料 7 の吸収電流 を is (Vp)とすれば次式で与えられる。

$$\rho (Vp) = 1 + Is(Vp) / |Ip|$$
 (3)

ここで、吸収電流 Is (Vp) の符号は吸収電流 Is (Vp) が第 5 図の試料 7 からアースに流れるとき正とする。従って、吸収電流を Is (Vp) を電流計 25で測定し、これに対応する全収率 p (Vp) とその最

小値を最小値抽出回路12で第出すれば良い。第3 図の曲線33と第4図の曲線35はこのようにして測定した全収率の加速電圧依存特性の変測例である。両図から、M。と5i0,共に全収率の加速電圧依存特性は二次電子維育型の二乗平均値の加速電圧依存特性と良く一致しており、全収率を吸小にする加速電圧は二次電子雑音型を吸小にする加速電圧は二次電子雑音型を吸小にする加速電圧は二次電子雑音型を吸小にする加速電圧と同一になること、従って全収率を吸小にする加速電圧で測長を行えば、最高の測定精度が得られることがわかる。

第6図は紋は1μmのM。配線パタンの測長を加速電圧をVp=1~2(kV)の範囲で変化させて行った時の、測定精度の加速電圧依存特性の実制例を示す。直線36は二次電子波形の加算平均化回数M=4、直線37はM=16、直線38はM=64の条件での依存特性である。同図から、何れの場合も第4図の曲線32で示した二次電子難音量の二乗平均値の加速電圧依存特性、あるいは、曲線33で示した全収率の加速電圧依存特性に対応して、測定特度は加速電圧と共に単調該少するくことが確認で

1 5

4.図面の簡単な説明

1

第1図は本発明の実施例のブロック図、

第2図は測定精度と二次電子雑音量の関係を示す線図、

第3図はバタン材質がM。の場合の二次電子維 音量の二乗平均値と全収率の加速電圧依存特性を 示す線図、

第4図はバタン材質がSi02の場合の二次電子雑音型の二乗平均値を全収率の加速電圧依存特性を示す線図、

第5図は木発明の他の実施例のブロック図、

第 6 図はパタン材質がM。の場合の測定精度の 加速電圧依存特性を示す線図、

第7図はSEM を用いた測長装置の一般的構成を 示すブロック図である。

1 … 電子銃、

2 … コンデンサレンズ、

3 …対物レンズ、

4…アパーチャ、

きる。加速電圧を変化させたときの二次電子雑音 量の変化量は、バタン材質がM。の場合は第3図 から抽出でき、この変化量に対応する測定精度の 変化量は第2図の3/5 乗則で予測できる。第6図 に示した加速電圧を変化させたときの測定精度の 変化量は、このような手順で得た予測値と比較的 良く一致する。すなわち、第6図は木発明が有効 であることを実証している。

なお、上記実施例は主として電子ビームを用いた例長装置について説明したが、イオンビーム等 その他の荷電ビームについても同様な手段と方法 で実施できる。

[発明の効果]

本発明によれば、二次電子雑音量または全収率が最小となる加速電圧で荷電ビームを試料表面に照射して測長を行うので、加算平均化回数を少くして、スループットを高め、しかも再現性よく、高精度なバタン幅測定ができるため、LSI デバイス製造における歩留りと能率の向上に寄与できる。

1 6

5 … 偏向器、

6 … ステージ、

7 … 試料、

8 … 電子ピーム、

9 … 二次電子、

10…二次電子校出器、

11…直流電圧源、

12.13 …直流電流源、

14… 走 查 回 路、

15… ステージの制御回路、

16…コンソール、

17… パタン幅算出回路、

18… 农示器、

19…制御装置、

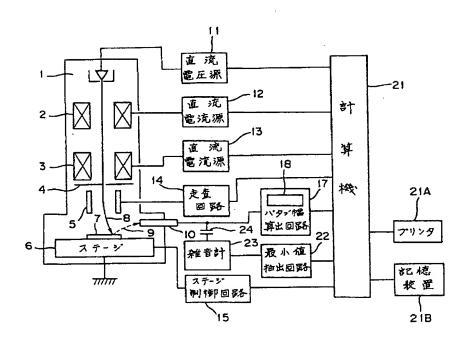
21…計算機、

22 ~ 最小值抽出回路、

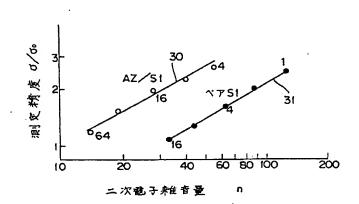
23… 雅音計、

24…コンデンサ、

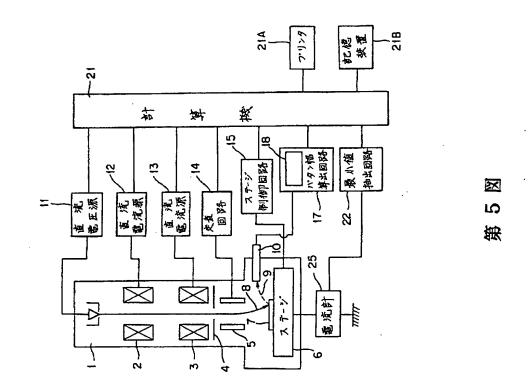
25… 電流計。

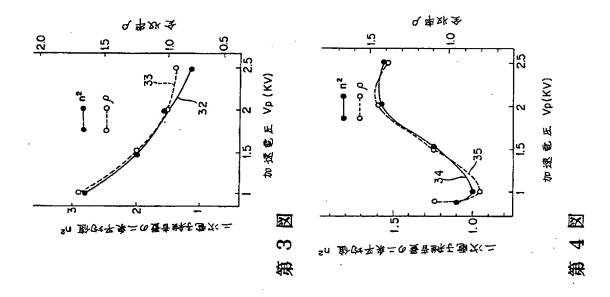


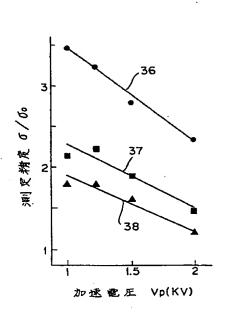
第 1 図

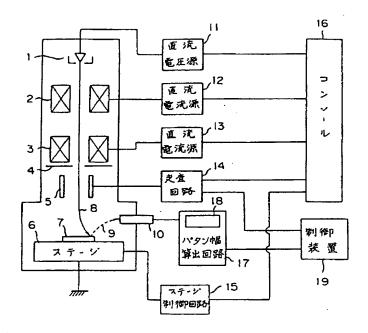


第 2 図









第 6 図

第 7 図

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
Потнер.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.